

論文審査の結果の要旨

氏名 田村 文彦

本論文は8章からなり、第1章は序論、第2章は高電力マイクロウェーブスイッチの設計手法、第3章はスケーリング則、第3章はPIN/NIPダイオードアレイ能動窓の設計とその詳細、第5章は低電力測定、第6章は高電力実験、第7章は将来の課題について述べてあり、第8章は結論である。

第1章では、リニアーコライダーの全体構成についての簡単な説明があり、その高周波システムにおいて高周波のパルス圧縮がいかに重要であるかが強調されている。パルス圧縮技術のなかには、エネルギー貯蔵空腔あるいはラインを用いた方式(いわゆるSLED方式)、BPC(Binary Pulse Compression)、およびDLDS(Delay Line Distribution System)があるが、いづれの方式において本研究のテーマである能動的スイッチ(Active Switch)用いることが有効である。本章ではこれら各方式についての比較と能動スイッチこれまで行われた研究についても簡単にまとめられている。

第2章では、高電力マイクロウェーブスイッチの設計手法が述べられている。これらより、高電力マイクロウェーブスイッチとして2つの能動素子と2つの3dBハイブリッドを基本とする複数のシステムとし、それぞれの電力を分散して負荷を軽くすべきこと、各能動素子は対称T結合素子とショート板及び能動窓から構成されること、そして能動窓での反射位相の制御を記述するS行列を求め、これにより能動素子としてSPST及びカスケード位相シフターそれぞれの方式について、その最大電場と全損失が評価された。

第3章では、能動素子の個数とそれらが扱える電力との関係についてのスケーリング則を導き、これにより、SPST方式がカスケード位相シフター方式より優れていることを明らかにした。また、素子の個数は窓の最大電場の平方根に逆比例し、これが実際の能動窓を構成する物質・構造を選択するうえで重要なことを示した。さらにシリコンを用いた能動窓では、100MW級のXバンドRF信号を制御するためのSPSTアレイには21素子必要であることが示された。

第4章では、新方式のPIN/NIPダイオード能動窓の設計と製作されたモデルについて述べられている。具体的には、直径1.299インチの円形の厚さ225ミクロンのシリコンウェーハの両面にPIN/NIPダイオードアレイを形成したもので、それぞれ400のドープラインと金属ラインから構成されている。この窓は円形のTE01モードには透過型となる。ダイオードアレイは通常のICプロセスで本人自らにより製作された。バイアス電流は順方向で120A、また、逆バイアス電圧は130Vであった。

第5章では、製作した能動窓を用いたRFスイッチの低電力試験結果であり、基本的性能は設計どおりであることが確認された。スイッチとして18dBのRF透過変動が確認された。また、電力損失は11.5%であった。スイッチング時間は-120Vの逆バイアス電圧を印可することで50msから20msに早くできることを示した。

第6章は、高電力での実験結果である。実験はSLACの高出力XバンドクライストロンとSLED-IIパルス圧縮システムを用いて行った。バイアス無しでは5MWの高電力においても放電等の問題はなくこの種のRF窓としてはかつてない高い電力での使用に耐えることを示した。さらにバイアス有りにおいては1MWレベルで10dBのスイッチング特性が得られることが示された。これらにより、マルチメガワットのRFレベルでこの方式のシリコン能動窓が動作することが明らかとなった。

第7章は、将来の改良すべき点とその方策についてまとめている。スイッチング速度を早めるには外部回路の工夫と接触抵抗の軽減が重要であること、三D構造による高出力化が図られること、さらに表面に絶縁物をコーティングすることで表面での放電を低減できること等が述べられている。

第8章は要約である。

なお本論文は、Sami G. Tantawi氏との共同研究であるが、論文提出者が主体となって分析及び実験を行ったものであり博士論文として十分と認められる。

したがって、博士(理学)の学位を授与できるものと認める。